



ਆਈ.ਕੇ. ਗੁਜਰਾਲ ਪੰਜਾਬ ਟੈਕਨੀਕਲ ਯੂਨੀਵਰਸਿਟੀ
(ਅਕਾਦਮਿਕ ਵਿਭਾਗ)



Ref. No.: IKG-PTU/DA/2099

Date: 29/10/2019.

ਪ੍ਰਿੰਸੀਪਲ / ਡਾਇਰੈਕਟਰ / ਫੈਕਲਟੀ ਇੰਚਾਰਜ
ਐਫੀਲੋਟਿਡ ਕਾਲਜ / ਸੰਸਥਾਵਾਂ ਅਤੇ ਖੇਤਰੀ ਕੈਂਪਸ
ਆਈ.ਕੇ.ਗੁਜਰਾਲ ਪੰਜਾਬ ਟੈਕਨੀਕਲ ਯੂਨੀਵਰਸਿਟੀ।

ਵਿਸ਼ਾ :- ਬੀ.ਟੈਕ (ਕੰਪਿਊਟਰ ਸਾਇੰਸ ਇੰਜੀ.) ਬੈਚ 2018 ਤੀਜੇ ਸਮੈਸਟਰ ਦੇ ਨਮੂਨਾ ਪ੍ਰਸ਼ਨ ਪੱਤਰ ਭੇਜਣ ਸਬੰਧੀ।

ਉਪਰੋਕਤ ਵਿਸ਼ੇ ਦੇ ਸਬੰਧ ਵਿੱਚ ਆਪ ਜੀ ਨੂੰ ਬੀ.ਟੈਕ. (ਕੰਪਿਊਟਰ ਸਾਇੰਸ ਇੰਜੀ.) ਬੈਚ 2018 ਸਮੈਸਟਰ ਤੀਜਾ ਦੇ ਪ੍ਰਸ਼ਨ ਪੱਤਰ ਦਾ ਨਮੂਨਾ ਇਸ ਪੱਤਰ ਨਾਲ ਨੱਥੀ ਕਰਕੇ ਭੇਜਿਆ ਜਾਂਦਾ ਹੈ। ਆਪ ਜੀ ਨੂੰ ਲਿਖਿਆ ਜਾਂਦਾ ਹੈ ਕਿ ਇਹ ਪ੍ਰਸ਼ਨ ਪੱਤਰ ਦਾ ਨਮੂਨਾ ਸਬੰਧਤ ਵਿਦਿਆਰਥੀਆਂ ਅਤੇ ਅਧਿਆਪਕ ਸਾਹਿਬਾਨ ਨੂੰ ਪੁੱਜਦਾ ਕੀਤਾ ਜਾਵੇ ਤਾਂ ਜੋ ਵਿਦਿਆਰਥੀ ਇਮਤਿਹਾਨਾ ਦੀ ਸੁਚੱਜੇ ਢੰਗ ਨਾਲ ਤਿਆਰੀ ਕਰ ਸਕਣ। ਆਮ ਜਾਣਕਾਰੀ ਹਿੱਤ ਇਸ ਪੱਤਰ ਨੂੰ ਸੰਸਥਾਂ ਦੇ ਨੋਟਿਸ ਬੋਰਡ ਉਪਰ ਚਿਸਪਾਨ ਕਰਵਾਇਆ ਜਾਵੇ ਜੀ। ਇਸ ਸਬੰਧੀ ਕੋਈ ਵੀ ਸੁਝਾਅ ਨਿਮਨ ਹਸਤਾਖਰ ਦੇ ਦਫ਼ਤਰ ਨੂੰ ਭੇਜਿਆ ਜਾ ਸਕਦਾ ਹੈ। ਆਪ ਜੀ ਵੱਲੋਂ ਭੇਜੇ ਗਏ ਸੁਝਾਅ ਸਾਡੇ ਲਈ ਮਹੱਤਵਪੂਰਨ ਹਨ।

(ਡਾ. ਬਲਕਾਰ ਸਿੰਘ)
ਡੀਨ ਅਕਾਦਮਿਕ

ਇਸ ਦਾ ਇੱਕ ਉਤਾਰਾ :

1. ਇੰਚਾਰਜ ਸਕੱਤਰੇਤ : ਮਾਨਯੋਗ ਉਪ ਕੁਲਪਤੀ ਜੀ ਦੀ ਜਾਣਕਾਰੀ ਹਿੱਤ।
2. ਡਾਇਰੈਕਟਰ (ਮੇਨ ਕੈਂਪਸ) ਜੀ ਨੂੰ ਸੂਚਨਾ ਹਿੱਤ।
3. ਕੰਟਰੋਲਰ ਪ੍ਰੀਖਿਆਵਾਂ ਜੀ ਨੂੰ ਸੂਚਨਾ ਹਿੱਤ।
4. ਇੰਚਾਰਜ, ਆਈ.ਟੀ.ਐਸ. ਵਿਭਾਗ ਨੂੰ ਯੂਨੀਵਰਸਿਟੀ ਵੈਬਸਾਈਟ ਤੇ ਅਪਲੋਡ ਕਰਨ ਹਿੱਤ।

(ਡਾ. ਬਲਕਾਰ ਸਿੰਘ)
ਡੀਨ ਅਕਾਦਮਿਕ

Roll No.

--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--

Total No. of Pages : 02

Total No. of Questions : 09

B. Tech. (Computer Science & Engg. (2018 Batch)

(Semester – 3)

DIGITAL ELECTRONICS

Subject Code: BTES 301-18

Paper ID :

Time: 3 Hours

Max Marks: 60

INSTRUCTIONS TO CANDIDATES:

1. **SECTION-A** is **COMPULSORY** consisting of **TEN** questions carrying **Two** marks each.
2. **SECTION-B** contains **FIVE** questions carrying **FIVE** marks each and students have to attempt any **FOUR** questions.
3. **SECTION-C** contains **THREE** questions carrying **TEN** marks each and students have to attempt any **TWO** questions.

SECTION-A

1. **Write briefly:**

- a) What is principle of Duality?
- b) Discuss Race around condition in JK Flip Flop.
- c) Differentiate between combinational and sequential logic circuits.
- d) Write short notes on FPGA.
- e) Realize OR gate using NAND gates.
- f) What is Ring Counter?
- g) Define R-2R ladder DAC and its applications.
- h) Convert $(10101)_{10}$ into binary.
- i) Describe the term decoder and demultiplexer.
- j) How you will design a Full Adder circuit using half Adder.

SECTION-B

2. State and Prove **DeMorgan's** Theorem.
3. Explain the Working of Master Slave JK Flip Flop.
4. How you will design and implement a 4 bit binary to gray code converter.